

HR III

~~03. 11. 1960~~
Strabe der Jungen Techniker
Pof 327

Neugründung Fachzeitschrift

Beiliegend übersende ich Ihnen unter Beachtung der durch den VEB Verlag Technik am 22.5.54 durchgeführten Beratung zur Vorbereitung der Zeitschriftenneugründung einen Nachtrag zu dem den Verlag mit Schreiben vom 7.5.54 übergebenen Material.

Mit sozialistischem Gruß

17

Verf.:
LB, E, EG, EG
Verlag Technik
ZKM - Dresden
MCD - L

Vorschläge zur weiteren inhaltlichen Profilierung einer neuen Fachzeitschrift:

Unter Beachtung der mit Schreiben vom 7.5.84 Journal.wir. an den Verlag Technik übergebenen Anforderungen an die inhaltliche Gestaltung der neuen Fachzeitschrift:

"Ergänzungen/Änderungen zur Argumentation zur Herausgabe einer neuen wissenschaftlich-technischen Zeitschrift Mikroprozessortechnik vom 10.11.83"

sowie der enstehend der Beratung des V&E Verlag Technik am 22.5.84 getroffenen Feststellungen ergeben sich für den Komplex

- Mikroelektronische Bauelemente -

nachfolgende Präzisierungen:

Als Profillinien für die Fachbeiträge werden eingeordnet

- Beschreibung und Systemmerkmale neuer LSI-VLSI-Schaltkreiszfamilien
- Funktionsbeschreibung neuer Bauelemente für Systeme der digitalen (und analogen) Informationsverarbeitung unter besonderer Berücksichtigung applikativer Aspekte
- Beschreibung von Semi-Kunden-Schaltkreisen (Gate-Array-, Standardzellenschaltkreise)
- Zuverlässigkeitsprobleme
- Technologien der Mikro-, Opto- und Sensor Elektronik
- Technologie des Gate-Array und Standardzellenentwurfes.

Fachbeiträge

- Übersichtbeiträge neue Schaltkreiszfamilien ROM, OR, HSM; Entwicklungstendenzen
- Funktionsbeschreibung von Importschaltkreisen - ROM
- Funktionsbeschreibung und innerer Aufbau (Blockstruktur) schaltkreistypischer Schaltkreise, spezielle schaltungstechnische Lösungen, Bauelemententwurfprinzipie
- Bauelementengrenzparameter, Zuverlässigkeitsergebnisse

- Testbedingungen
- Applikationsbeispiele
- Gate-Array-Schaltkreise, Standardzellenschaltkreise
- Standardzellenkatalogbeschreibung, Gate-Array-Grundstruktur-
beschreibung
- Verfahren der Gate-Array-Schaltkreisentwicklung
- Technologie des Gate-Array und Standardzellenentwurfes
- Grundtechnologien der Mikroelektronik.